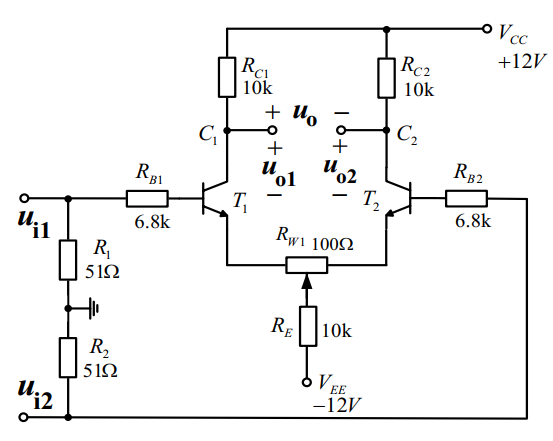
**一、实验题目：**差动放大器

**二、实验目的：**

1、熟悉差分放大器的工作原理，加深理解其性能和特点；

2、学习差动放大器静态工作点的设置方法、掌握差模电压增益、共模电压增益、共模抑制比、 输入阻抗、输出阻抗等主要性能指标的测试方法；

3、了解基本差动放大器与具有镜像恒流源的差动放大器的性能差别。

**三、实验原理：**

（一）典型差动放大电路

典型差动放大电路是由两个单管放大电路，通过射极公共电阻耦合构成。电路结构对称，参数相等，两个三极管的输入、输出特性相同。调节电位器可以适当修正电路对称性。

差模输入：两个输入端分别加入大小相等，极性相反的信号。

共模输入：两个输入端同时加入大小和极性都相同的信号。

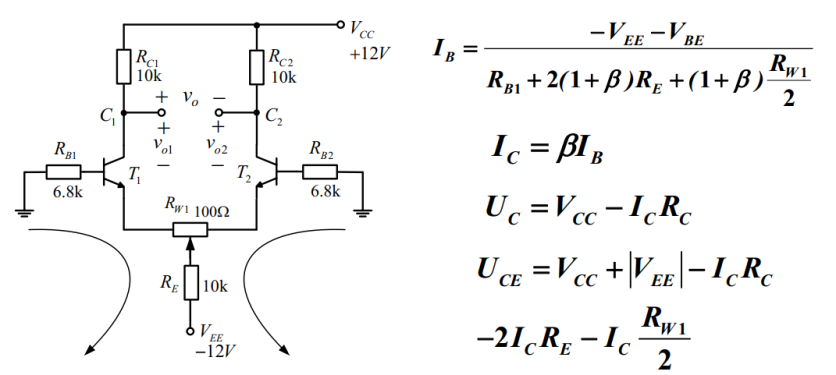
1、差动放大器的主要性能指标：

（1）差模电压增益：指差动放大电路对差模输入信号的放大倍数。差模电压增益越大，放大电路的性能越好。

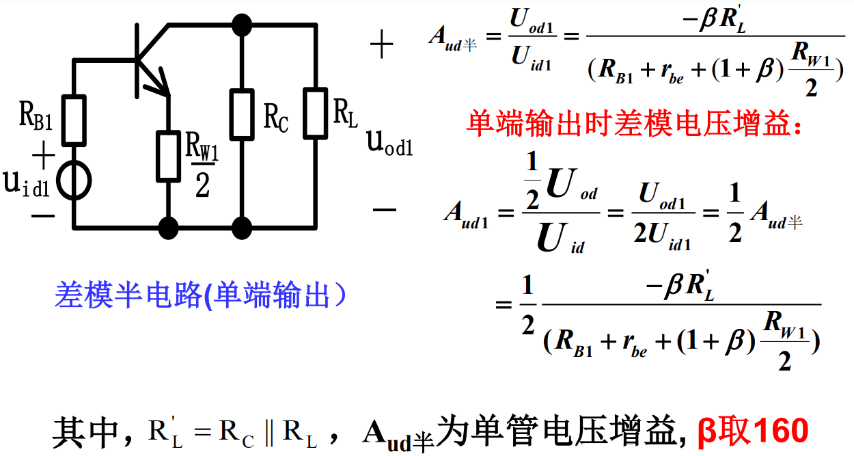
（2）共模电压增益：指差动放大电路对共模输入信号的放大倍数。共模电压增益越小，放大电路的性能越好。

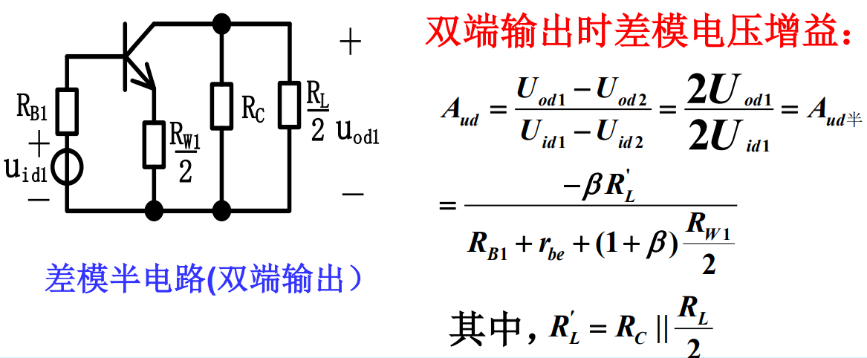
（3）共模抑制比：指差模电压放大倍数与共模放大倍数之比，它表明差动放大电路对共模信号的抑制能力。或

2、典型差动放大电路的直流通路



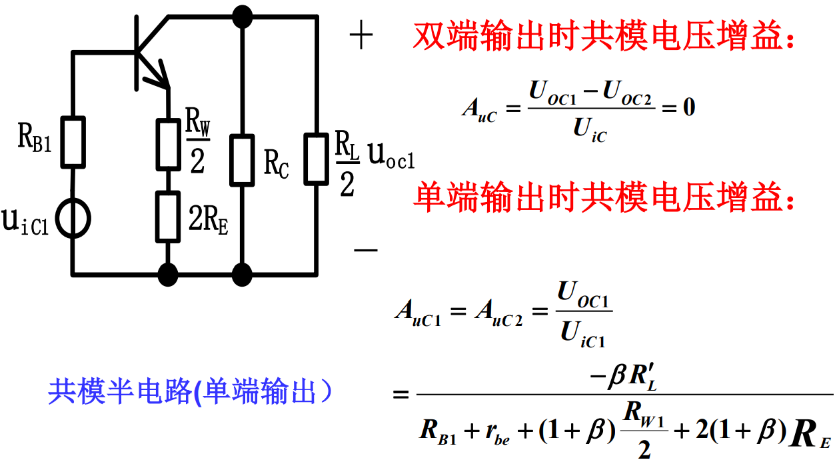
3、典型差动放大电路的差模电压增益





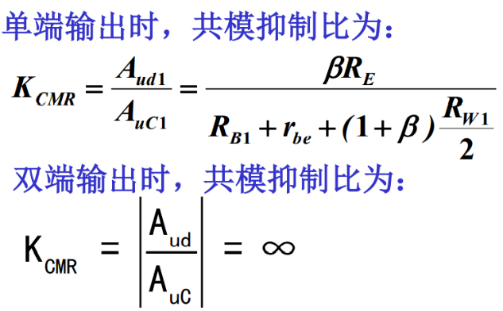
由此可见，虽然差动放大器电路用了两个晶体管，但它的电压放大能力只相当于单管共射放大电路。因而差动放大器是以牺牲一个管子的放大倍数为代价，换取了对零点漂移的抑制。

4、典型差动放大电路的共模电压增益



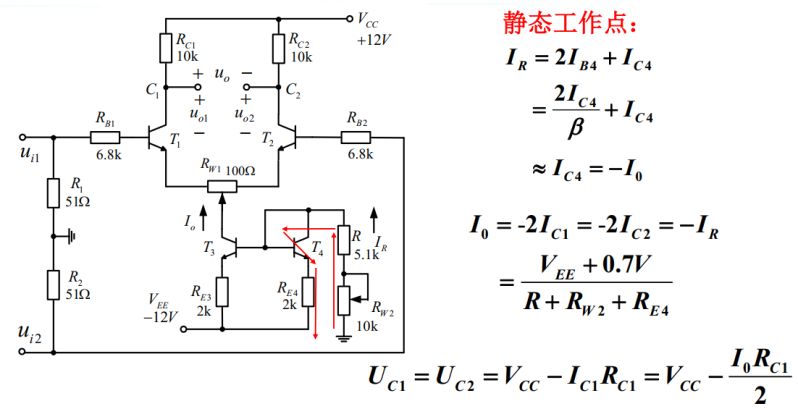
5、典型差动放大电路的共模抑制比

差动放大电器性能的优劣常用共模抑制比来衡量，即：或

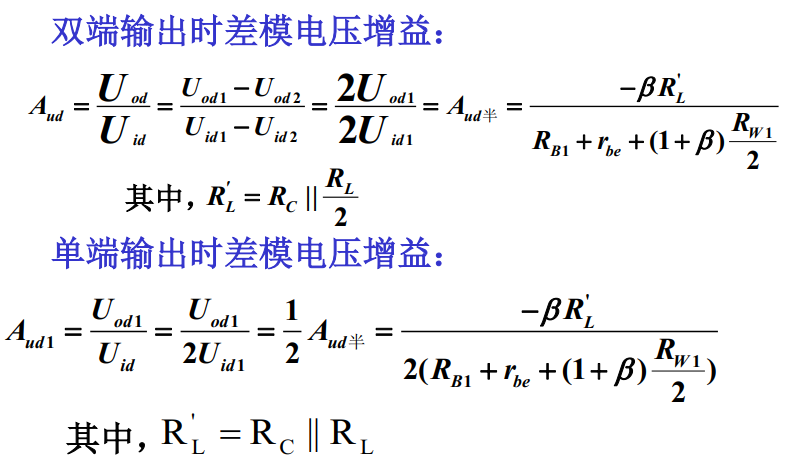


越大，抑制零漂能力越强。

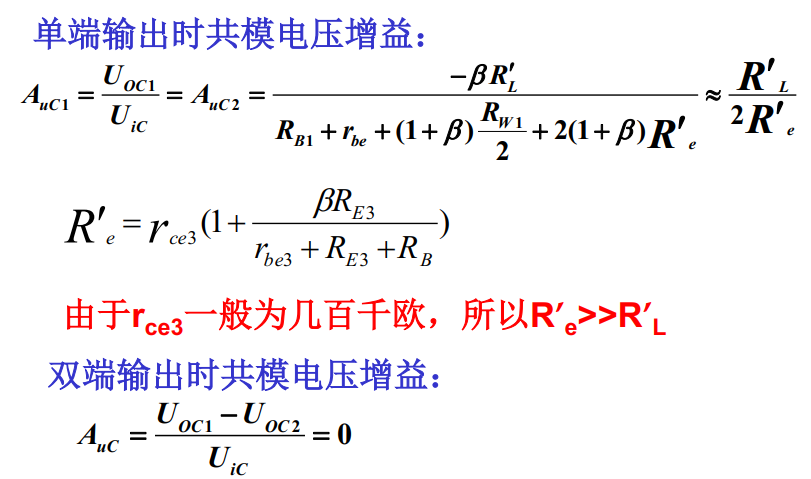
（二）具有恒流源的差动放大电路



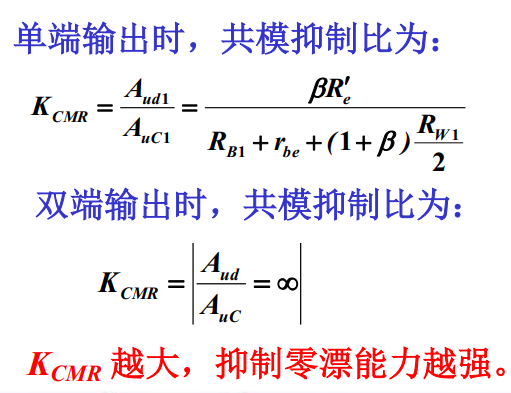
1、具有恒流源的差动放大电路的差模电压增益



2、具有恒流源的差动放大电路的共模电压增益



3、具有恒流源的差动放大电路的共模抑制比



越大，抑制零漂能力越强。

**四、实验内容及数据处理**

测得、

（一）典型差动放大电路性能测试

1、测量静态工作点

构成典型差动放大电路，不加输入信号，将输入端、两点对地短路，调节电位器， 使。同时用万用表直流档测量差分对管、的各极电位，记录数据于表1中。

|  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- |
| 对地电位 |  |  |  |  |  |  |
| 测量值 | 6.283V | 6.278V | -0.642V | -0.642V | -20.49mV | -21.26mV |

表1：差动放大电路静态工作点测量数据

的相对误差为

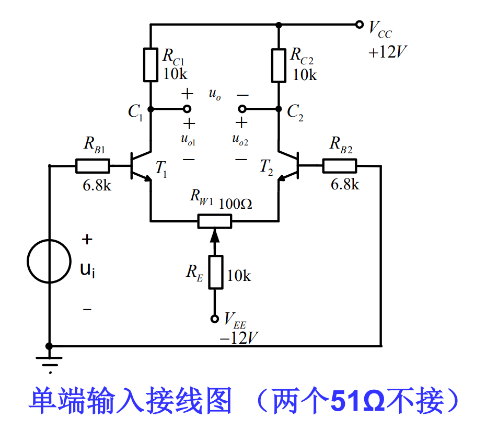
的相对误差为

=的相对误差为

=的相对误差为

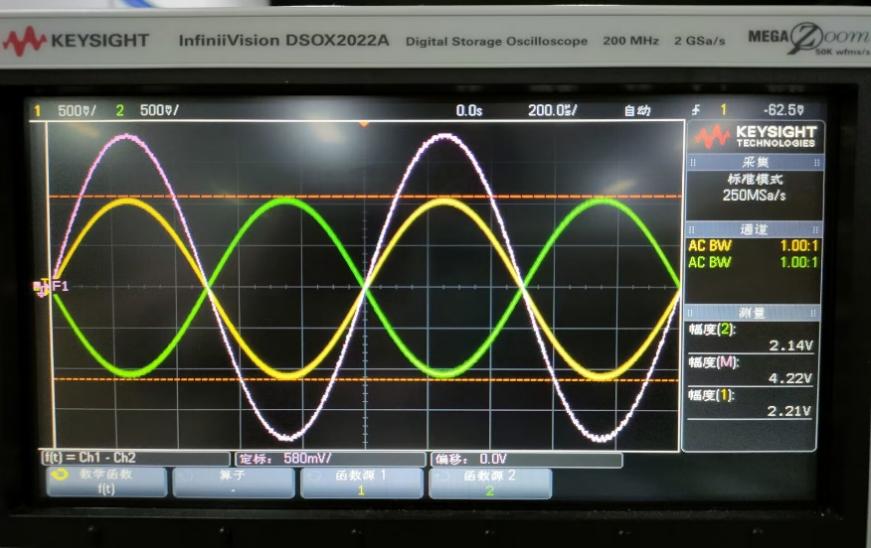
2、测量差模电压放大倍数

单端输入方式（两个51Ω不用接）：将典型差动放大器输入端接地，从端输入正弦信号频率f=1kHz,有效值=20mV（信号源接入电路后，用毫伏表测得），同时测出单端输出()和(),计算出单端输出电压放大倍数，双端输出电压放大倍数，并用示波器测量画出单端输出电压()、()的波形图。



|  |  |  |
| --- | --- | --- |
|  |  |  |
| 19.97mV | 0.752V | 0.746V |

表2：测量差模电路放大倍数数据



图一：、波形图

单端输出时差模电压增益：

双端输出时差模电压增益：

由表2，得到：

的有效值为752mV，则，相对误差为

的有效值为746mV，则，相对误差为

由图一：

的峰峰值为4.22V，其有效值为1492mV，则，相对误差为

3、测量差模输入电阻

差模信号单端输入方式，在信号源与差分输入端之间 串接一个=10KΩ的电阻， =80mv(有效值)，f=1KHz,用毫伏表测量=10KΩ前后对地电压和，计算差模单端输入时的输入电阻。

|  |  |
| --- | --- |
|  |  |
| 80.2mV | 67.9mV |

表3：测量差模输入电阻数据

差模单端输入的输入电阻

由表3：

相对误差为：

4、测量差模输出电阻

=50mv(有效值)，f=1KHz，用毫伏表测量空载时的，再测量有载(将=10KΩ并接在T1的集电极和地之间)时的，计算差模单端输入单端输出时的输出电阻Ro(RS=10KΩ不接)。

|  |  |  |
| --- | --- | --- |
|  |  |  |
| 50.0mV | 1.851V | 0.941V |

表4：测量差模输出电阻数据

差模单端输入单端输出的输出电阻

由表4：

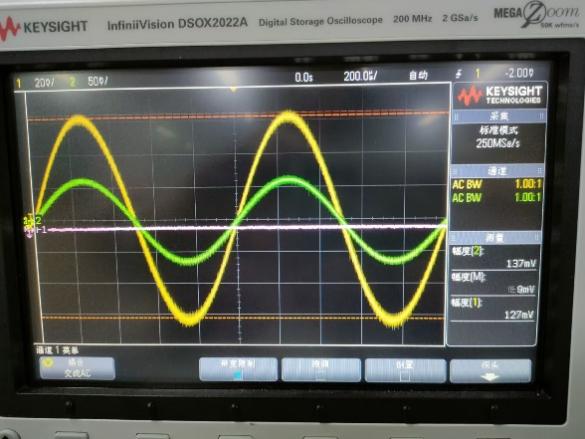
相对误差为：

5、测量共模电压放大倍数

将输入端和两点连接在一起（两个51Ω不接）,从和两端输入有效值=90mV，频率f=1kHz的正弦信号，用毫伏表测量共模输入电压,共模单端 输出电压、，计算出单端共模电压放大倍数及双端共模电压放大倍数，并用示波器测量画出、的波形及。

|  |  |  |
| --- | --- | --- |
|  |  |  |
| 89.7mV | 43.9mV | 43.8mV |

表5：测量共模电压放大倍数数据



图二：、、波形图

单端输出时共模电压增益：

双端输出时共模电压增益：

由表五，得到：

的有效值为43.9mV，则，相对误差为

的有效值为43.8mV，则，相对误差为

的峰峰值为9mV，其有效值近似为0，则，相对误差为

（二）具有恒流源的差动放大电路性能测试

1、静态工作点调节

构成具有恒流源的差动放大电路，不加输入信号，将输入端、两点对地短路，调节恒流源电路电位器， 使或，则。 同时用万用表直流档分别测量差分对管、的各极电位，记录数据于表6中：

测量值：5.004

|  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- |
| 对地电位 |  |  |  |  |  |  |  |
| 测量值 |  |  |  |  |  |  |  |

表6

的相对误差为

的相对误差为

2、测量差模电压放大倍数

单端输入方式（两个51Ω不用接）：将典型差动放大器输入端接地，从端输入正弦信号频率f=1kHz,有效值=20mV（信号源接入电路后，用毫伏表测得），同时测出单端输出()和(),计算出单端输出电压放大倍数，双端输出电压放大倍数。

峰峰值测量值：3.97V

|  |  |  |
| --- | --- | --- |
|  |  |  |
| 20.08mV | 0.707V | 0.714V |

表7：测量差模电路放大倍数数据

单端输出时差模电压增益：

双端输出时差模电压增益：

通过表7，得到：

，相对误差为

，相对误差为

的峰峰值为3.97V，其有效值为1404mV，，相对误差为

3、测量共模电压放大倍数

将输入端和两点连接在一起（两个51Ω不接）,从和两端输入有效值=90mV，频率f=1kHz的正弦信号，用毫伏表测量共模输入电压,共模单端 输出电压、，计算出单端共模电压放大倍数及双端共模电压放大倍数。

峰峰值测量值：5.575mV

|  |  |  |
| --- | --- | --- |
|  |  |  |
| 89.7mV | 0.655mV | 0.870mV |

表8：测量共模电压放大倍数数据

单端输出时共模电压增益：

双端输出时共模电压增益：

通过表8，得到：

，相对误差为

，相对误差为

的峰峰值为5.575mV，其有效值为1.971mV，，相对误差为

**五、误差分析**

1、典型差动电路

（1）测量静态工作点时，测量仪器精度有限，并且试验箱上电阻等元件标称值与实际值不同，晶体管实际放大倍数与理论不符均会带来误差，但该误差较小，可以认为结果是合理的。

（2）测量共模、差模电压放大倍数时，晶体管放大倍数理论值与实际值存在差异，并且受温度的影响，电路不完全对称，一些微小的扰动等也会造成误差，故该误差略大，但也在合理范围内。

（3）测量差模输入、输出电阻时，由于静态工作点测量的误差、晶体管的影响以及电路元件和结构对称性问题，导致输入电阻测量误差较大。

2、恒流源的差动放大器

（1）测量静态工作点时，测量仪器精度有限，并且试验箱上电阻等元件标称值与实际值不同，晶体管实际放大倍数与理论不符均会带来误差，且计算中存在误差，但误差较小，可认为结果是合理的。

（2）测量共、差模电压放大倍数时，晶体管放大倍数理论值与实际值存在差异，并且受温度的影响，电路不完全对称，测量精度不够，均导致了误差，但误差在合理范围内。

**六、实验总结：**

1、示波器输入信号线的地极要与实验箱的地极公共，否则它们没有相同的基准，也就没有相同的参考电压，波形会极不稳定。

2、用示波器测双端输出时，我们用到示波器的运算功能(即math键)，本次实验用到减法运算，用输出信号一减输出信号二。

3、由于双端差模输入时两输入信号反向，因此相位与同相。

**七、思考题：**

1、为什么要对差分放大器进行调零，在实验中是否非常重要？

答：非常重要，这是差动放大电路的结构特性导致的。因为在差动放大电路中，需要两个特性参数完全一样的三极管来组成完全对称的放大电路，但是这在实际情况下是不可能的，即使是同一型号同一批次，两个三极管也会有一定的差别。当差动放大电路两个输入端有不平衡时（不仅仅是两个三极管特性不一致，还有其他的环境因素），将两个输入端同时短接到地，此时输出也不一定是零电位，会有一点的偏移，这就是差动放大电路调零的作用。即让差动放大电路输入短接到地时，保证输出为零。调零是针对运算放大器的直流不平衡而导致的偏差，因为调零十分重要。

2、差分放大器的差模输出电压是与输入电压的差还是与输入电压的和成正比？

答：差分放大器的差模输出电压是与输入电压的差成正比，和为零。但实际情况下由于各种偏差，和不一定为零。

3、典型差动放大电路与恒流源差动放大电路在观测与的波形时，其大小、极性及共模抑制比有何区别？为什么？

答：大小、共模抑制比不同，极性相同。恒流源作为负载时交流电阻很大，所以当用恒流源代替R4时，可以使差模电压增益由输出端决定，而和输入端无关，进一步提高差动放大器抑制共模信号的能力。由于恒流时发射极电阻比典型差动放大电路的大的多，因此共模电压增益远小于差动放大电路，共模抑制比远大于差动放大电路;由于两种电路均是在集电极输出，因此极性不变。